

GdS Übungsskript

SoSe 2022



Wenn dir diese Zusammenfassung geholfen hat und du mir dabei helfen möchtest, noch mehr Zeit und Energie in weitere Skripte zu investieren, würde ich mich sehr über deine [Unterstützung](#) freuen.



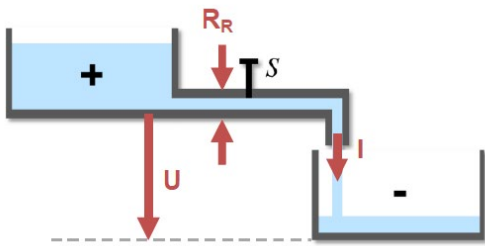
Inhaltsverzeichnis

0. Übung	2
Wasseranalogie	2
Übersicht	2
Kurzschluss und Leerlauf	2
Einheitenumrechnung	2
1. Übung	3
Übersicht	3
2. Übung	3
Kirchhoff'sche Regeln	3
Spannungsteiler (Reihenschaltung)	3
Stromteiler (Parallelschaltung)	3
Übersicht	4
3. Übung	4
Übersicht	4
Vorlesung	4
Lineare Differentialgleichung (DGL)	4
Differentialgleichungen zur Beschreibung von Schaltvorgängen	4
Bauelemente	5
Widerstand - R	5
Kondensator (Kapazität) - C	5
Spule (Induktivität) - L	5
4. und 5. Übung	5
Schaltnetzwerke	5
6. Übung	6
Übersicht - Komplexe Zahlen	6
Vorlesung und 7. Übung	7
Stromstärke und Spannung als imaginäre Zahlen	7
Impedanz und Admittanz	8
Bauelemente	8
Die zwei Wege zur Berechnung eines Wechselstromkreises	9
Vorlesung und 8. Übung	9
Übertragungsfunktion und Frequenzgang	9
Hoch- und Tiefpass	10
Allgemein Filter	11
Ordnung eines Filters	11
Bode-Diagramm	11

Vorlesung und 9. Übung	12
Diode	12
Transistor	12
Feldeffekttransistor (MOS-FET)	12
CMOS	12
Bipolartransistor	13
Kennlinien	13
Operationsverstärker (OPV)	13
Idealer Operationsverstärker	13
Gegen-/ Rückkopplung	14
Analog-Digital-Umsetzer (ADU) und Digital-Analog-Umsetzer (DAU)	14
Kenngrößen	14
Umsetzungsprinzipien	15
Unterstützung	15
GTI-Zusammenfassung von der FSI-Website	16
2. Codierung	16
6. Schaltnetze	17

0. Übung

Wasseranalogie



U ist die Spannung (der Höhenunterschied)
 I der Strom/Stromstärke (die eigentliche Durchflussmenge)
 R_R ein Widerstand
 S ein Ein/Aus-Schalter
 Da die + und - Pole der technischen Stromrichtung entsprechen, „fließen“ hier die Elektronen (das Wasser) vom + zum - Pol.

Übersicht

- Coloumbsches Gesetz: $\vec{F} = \frac{1}{4\pi\epsilon} \frac{Q_1 Q_2}{r^2} \vec{e}_r$
- Elektrische Energie: $W = Q \cdot U$
- Potenzielle Energie: $E_{pot} = m \cdot g \cdot \Delta h$
- Ohm'sches Gesetz: $U = R \cdot I$
- Elektrische Leistung: $P = U \cdot I = \frac{U^2}{R}$

Einheitenumrechnung

G	10^9	Giga
M	10^6	Mega
k	10^3	Kilo
1	10^0	/
m	10^{-3}	Milli
μ	10^{-6}	Micro
n	10^{-9}	Nano

Kurzschluss und Leerlauf

<u>Kurzschluss</u>	<u>Leerlauf</u>
$R = 0 \Rightarrow U = 0$	$R \rightarrow \infty \Rightarrow I = 0$
<u>Ideale Spannungsquelle</u>	<u>Ideale Stromquelle</u>
$R = 0, U = \text{konstant}$	$R \rightarrow \infty, I = \text{konstant}$

Ein Leerlauf kann trotzdem noch eine Spannung haben die fuer die Maschenregel relevant sein koennte.

1. Übung

Übersicht

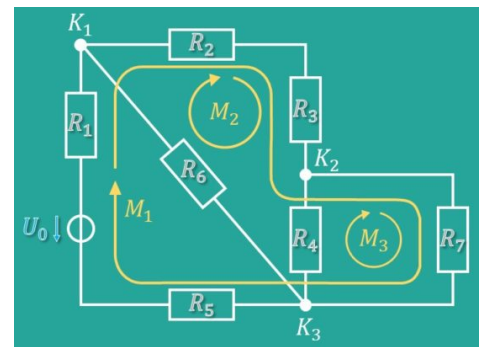
- Oberfläche: $A = \pi r^2 = \frac{\pi}{4} d^2$
- Strömungsgeschwindigkeit: $v = \frac{I}{e \cdot n \cdot A}$
- Spezifischer Widerstand: $R = \frac{\rho_{Atom} \cdot l}{A}$
- Reihenschaltung: $R_{ges} = \sum_{k=1}^n R_k$
- Parallelschaltung: $\frac{1}{R_{ges}} = \sum_{k=1}^n \frac{1}{R_k} \Leftrightarrow R_{ges} = \frac{1}{\sum_{k=1}^n \frac{1}{R_k}}$

Bei zwei Widerständen: $R_1 || R_2 = \frac{R_1 \cdot R_2}{R_1 + R_2}$ Falls beide gleich groß sind: $R || R = \frac{1}{2} R$

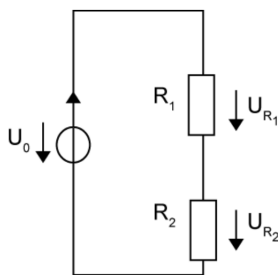
2. Übung

Kirchhoff'sche Regeln

- Die Summe aller Ströme an einem Knoten muss 0 sein, da der Knoten ansonsten ein „Ladungsspeicher/-erzeuger“ wäre, was physikalisch nicht möglich ist.
- Da Summe aller Spannungen in einer Masche muss 0 sein, da gemäß dem Energieerhaltungssatz (in einem geschlossenen System) die Energie am Ende der Energie am Anfang entsprechen muss.
Eine Parallelschaltung gilt als ein Stromkabel für eine Masche, da die parallelen Schaltungen voneinander unabhängig sind.

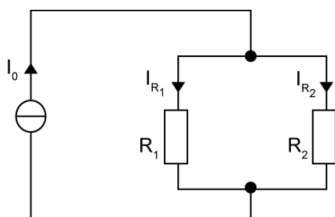


Spannungsteiler (Reihenschaltung)



- $U_0 = I_0 \cdot R_{ges} \rightarrow I_0 = \frac{U_0}{R_{ges}}$
- $U_n = U_0 \cdot \frac{R_n}{R_{ges}}$

Stromteiler (Parallelschaltung)



In diesem Fall (nur bei 2 Widerständen!):

- $R_{ges} = \frac{R_1 R_2}{R_1 + R_2}$
- $I_1 = I_0 \cdot \frac{R_2}{R_1 + R_2}$
- $I_2 = I_0 \cdot \frac{R_1}{R_1 + R_2}$

Allgemein:

- $I_n = I_0 \cdot \frac{R_{ges}}{R_n}$

Übersicht

- Maschenregel: $\sum_k^n U_k = 0$
- Knotenregel: $\sum_k^n I_k = 0$
- Spannungsteiler: $\frac{U_1}{U_0} = \frac{R_1}{R_1 + R_2}$ $U_n = U_0 \cdot \frac{R_n}{R_{ges}}$
- Stromteiler: $\frac{I_1}{I_0} = \frac{R_2}{R_1 + R_2}$ $I_n = I_0 \cdot \frac{R_{ges}}{R_n}$

3. Übung

Übersicht

- Überlagerungssatz:
 1. Jede Quelle einzeln betrachten
 - Alle anderen Stromquellen sind im Leerlauf ($R \rightarrow \infty, I = 0$)
 - Alle anderen Spannungsquellen haben einen Kurzschluss ($R = 0, U = 0$)
 2. Überlagern (Addition) der Teilergebnisse
- Intuitives Lösen von Widerstandsnetzwerken
 - Kirchhoff'sche Regeln (Maschen- und Knotenregel)
 - Parallel- und Reihenschaltungsregeln
 - Spannungs- und Stromteiler

Vorlesung

Lineare Differentialgleichung (DGL)

Eine lineare DGL 1. Ordnung (mit konstanten Koeffizienten) ist von der Form:

$$y'(t) + \alpha \cdot y(t) = f(t)$$

Die DGL heißt homogen, wenn $f(t) = 0$, andernfalls inhomogen. Die entsprechende homogene DGL lautet also:

$$y'(t) + \alpha \cdot y(t) = 0$$

Differentialgleichungen zur Beschreibung von Schaltvorgängen

Vorgehensweise:

1. Aufstellen der Netzwerkgleichungen (in Abhängigkeit von t), z. B. Knoten- oder Maschenregel
2. Einsetzen der Bauelementgleichungen (s. unten, z. B. Spule, Kondensator, etc.)
3. Differentialgleichung aufstellen
4. Lösen der Differentialgleichung über t

3 Phasen:

1. Ausgangszustand - Zustand vor dem Schaltvorgang
2. Ausgleichsvorgang - Eigentlicher Schaltvorgang
3. Endzustand - Zustand nach dem Schaltvorgang

Homogene Lösung ($t \geq t_0$): Übergang vom Ausgangs- in den Endzustand

Partikuläre Lösung ($t \rightarrow \infty$): Zustand nach dem Schaltvorgang

DGL = Homogene Lösung + Partikuläre Lösung

Bauelemente

Widerstand - R

Kondensator (Kapazität) - C

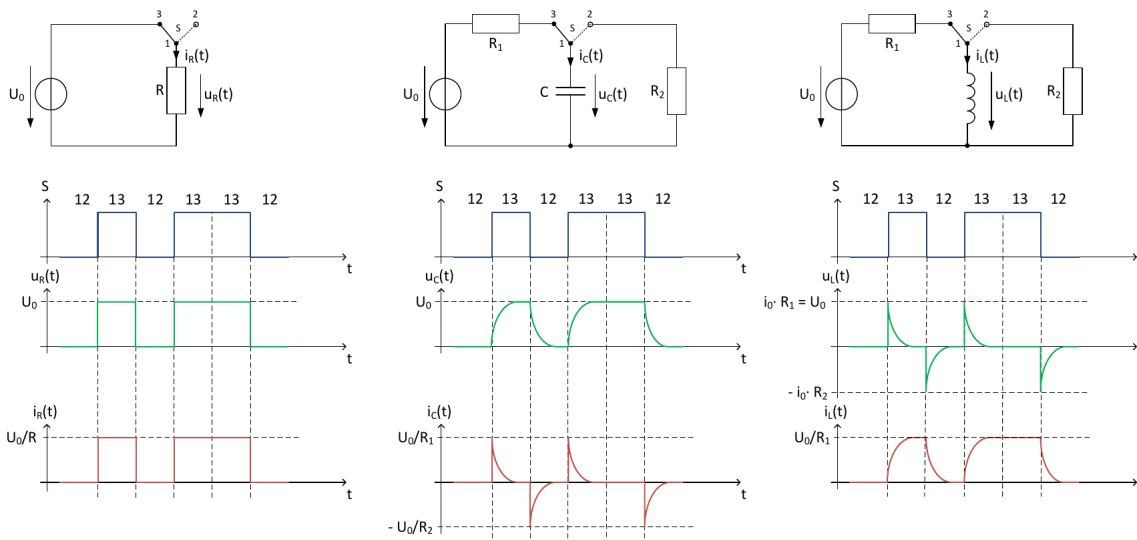
- Energiespeicher (von elektrischen Ladungen)
- Kapazität: $C = \frac{Q}{U} = \epsilon_0 \epsilon_r \frac{A}{d}$
- Gespeicherte Energie: $W = \frac{1}{2} C U^2 = \frac{1}{2} U Q$
- Reihenschaltung: $\frac{1}{C_{ges}} = \sum_{k=1}^n \frac{1}{C_k}$
- Parallelschaltung: $C_{ges} = \sum_{k=1}^n C_k$
- Induzierter Strom: $i_c(t) = C \cdot u'_c(t)$ [Einheit: $1F$ (Farad) = $1 \frac{C}{V}$]
 \Rightarrow Bei Gleichspannung ist ein Kondensator (eine Kapazität) ein unendlich großer Widerstand (= Leerlauf).

Spule (Induktivität) - L

- Energiespeicher in Form eines Magnetfelds
- Gespeicherte Energie: $W = \frac{1}{2} L \cdot I^2$
- Reihenschaltung: $L_{ges} = \sum_{k=1}^n L_k$
- Parallelschaltung: $\frac{1}{L_{ges}} = \sum_{k=1}^n \frac{1}{L_k}$
- Induzierte Spannung: $u_L(t) = L \cdot i'_L(t)$ [Einheit: $1H$ (Henry) = $1 \frac{Vs}{A} = 1\Omega s$]
 \Rightarrow Bei Gleichstrom ist eine Spule (eine Induktivität) ein Kurzschluss.

4. und 5. Übung

Schaltnetzwerke



Achtung: R_1, R_2 notwendig, sonst I bzw. U gegen unendlich

S wird bei t_0 geschlossen	Kondensator (RC-Netzwerk)	Spule (RL-Netzwerk)
Schaltkreis		
$t = t_0$	Kurzschluss	Leerlauf
$t \rightarrow \infty$	Leerlauf	Kurzschluss
τ	$\tau = R \cdot C$	$\tau = \frac{L}{R}$
$t \rightarrow \infty$; Schalterstellung 1, 3	<u>Aufladevorgang</u>	<u>Magnetisierung</u>
$\tau_{(1,3)}$	$\tau = R_1 \cdot C$	$\tau = \frac{L}{R_1}$
$u(t)$	$u_c(t) = U_0 \cdot \left(1 - e^{-\frac{t-t_0}{\tau}}\right)$	$u_L(t) = U_0 \cdot e^{-\frac{t-t_0}{\tau}}$
$i(t)$	$i_c(t) = \frac{U_0}{R_1} \cdot e^{-\frac{t-t_0}{\tau}}$	$i_L(t) = \frac{U_0}{R_1} \cdot \left(1 - e^{-\frac{t-t_0}{\tau}}\right)$
$t \leftarrow \infty$; Schalterstellung 1, 2	<u>Entladevorgang</u>	<u>Entmagnetisierung</u>
$\tau_{(1,2)}$	$\tau = R_2 \cdot C$	$\tau = \frac{L}{R_2}$
$u(t)$	$u_c(t) = U_0 \cdot e^{-\frac{t-t_0}{\tau}}$	$u_L(t) = -(R_2 \cdot i_0) \cdot e^{-\frac{t-t_0}{\tau}}$
$i(t)$	$i_c(t) = -\frac{U_0}{R_2} \cdot e^{-\frac{t-t_0}{\tau}}$	$i_L(t) = \frac{U_0}{R_2} \cdot e^{-\frac{t-t_0}{\tau}}$

Java-Programm zum Generieren zufälliger RCL-Schaltnetze samt Lösungen

6. Übung

Im Schaltkreis je nach Zeitpunkt die Kondensatoren und Spulen strikt als Leerlauf oder Kurzschluss betrachten, wenn nicht explizit nach $i_{C,L}$ oder $u_{C,L}$ gefragt ist.

Übersicht - Komplexe Zahlen

- Siehe [MatheC1-Skript](#)

- $z = Re + j Im$

- $|z| = \sqrt{Re^2 + Im^2}$ $\left| \frac{z_1}{z_2} \right| = \frac{|z_1|}{|z_2|}$

- $\varphi = \arg(z) = \arctan\left(\frac{Im}{Re}\right)$

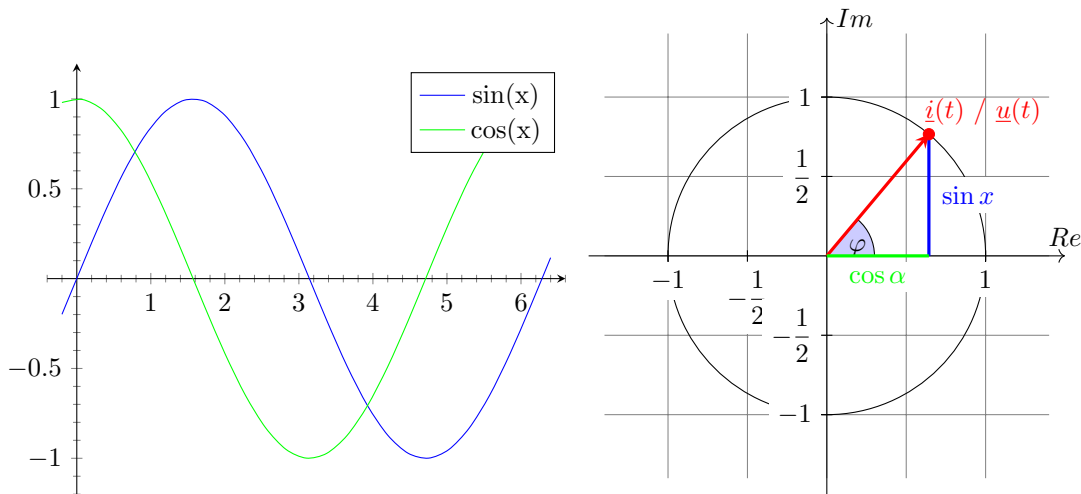
$$\arctan(\pm\infty) = \pm\frac{\pi}{2} \quad \arctan\left(\frac{\pm a}{-b}\right) = \arctan\left(\frac{a}{b}\right) \pm \pi \quad \arctan(-a) = -\arctan(a)$$

- Polarkoordinatendarstellung: $z = |z| \cdot (\cos(\arg(z)) + j \sin(\arg(z)))$

- Euler'sche Darstellung: $z = |z| \cdot e^{j \arg(z)}$

Vorlesung und 7. Übung

Stromstärke und Spannung als imaginäre Zahlen



Der sinusförmige Verlauf einer Wechselspannung lässt sich als imaginäre Zahl auffassen. Dadurch wird es nun möglich die gleichen Formeln für Gleich- und Wechselspannung zu verwenden. Wechselspannung ist dabei einfach ein rotierender Zeiger gegen den Uhrzeigersinn.

Der entsprechende Winkel lässt sich wie folgt berechnen:

- $\varphi = \omega \cdot t$
- Frequenz: $f = \frac{1}{T}$ [Hz], $T =$ Periodendauer
- Kreisfrequenz: $\omega = 2\pi f$

Sinus und Cosinus lassen sich damit als imaginäre Zahlen darstellen. Da der Buchstabe i schon für die Stromstärke benutzt wird, wird stattdessen j benutzt.

- $j = i = \sqrt{-1} \quad j^2 = i^2 = -1 \quad (j \text{ ist dasgleiche wie } i!)$
- $\cos(\omega t) = \frac{1}{2} (e^{j\omega t} + e^{-j\omega t})$
- $\sin(\omega t) = \frac{1}{2j} (e^{j\omega t} - e^{-j\omega t})$

Damit lassen sich nun auch Stromstärke, Spannung und Widerstand als imaginäre Zahlen darstellen.

- $\underline{i}(t) = \hat{i} \cdot e^{j(\omega t + \varphi_i)} = \hat{i} \cdot e^{j\omega t}$
- $\underline{u}(t) = \hat{u} \cdot e^{j(\omega t + \varphi_u)} = \hat{u} \cdot e^{j\omega t}$

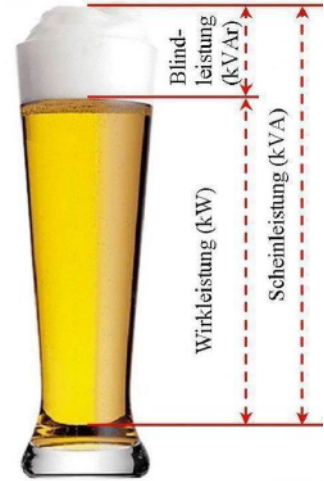
Das $\hat{}$ steht jeweils für die Amplitude (den maximalen Wert, bspw. $\sin(\hat{x}) = \cos(\hat{x}) = 1$).

$\underline{i}(t)$ und $\underline{u}(t)$ werden jeweils unterstrichen, um zu kennzeichnen, dass es sich um die „imaginären“ Funktionen handelt.

Zeitabhängige Spannung	Komplexe Amplitude
$\hat{u} \cos(\omega t)$	$\underline{\hat{u}} = \hat{u}$
$\hat{u} \cos(\omega t + \varphi_u)$	$\underline{\hat{u}} = \hat{u} \cdot e^{j\varphi_u}$
$\hat{u} \sin \omega t = \hat{u} \cos\left(\omega t - \frac{\pi}{2}\right)$	$\underline{\hat{u}} = \hat{u} \cdot e^{-j\frac{\pi}{2}}$
$\hat{u} \sin(\omega t + \varphi_u)$	$\underline{\hat{u}} = \hat{u} \cdot e^{j(\varphi_u - \frac{\pi}{2})}$

Impedanz und Admittanz

- Impedanz (komplexer Widerstand): $\underline{Z} = \frac{\hat{u}}{\hat{i}} \quad [\Omega]$
 - $\underline{Z} = R + jX$
 - $Re(\underline{Z}) = R$: Der Realteil der Impedanz ist der „bekannte“ Widerstand (Wirkwiderstand / Resistanz)
 - $Im(\underline{Z}) = X$: Blindwiderstand (Reaktanz)
 - $|\underline{Z}|$: Schweinwiderstand
- Admittanz: $\underline{Y} = \frac{1}{\underline{Z}} \quad [S]$
 - $Re(\underline{Y}) = G$: Wirkleitwert (Konduktanz)
 - $Im(\underline{Y}) = B$: Blindleitwert (Suszeptanz)
 - $|\underline{Y}|$: Schweinleitwert



Impedanz und Admittanz haben i. d. R. keine physikalische Entsprechung.

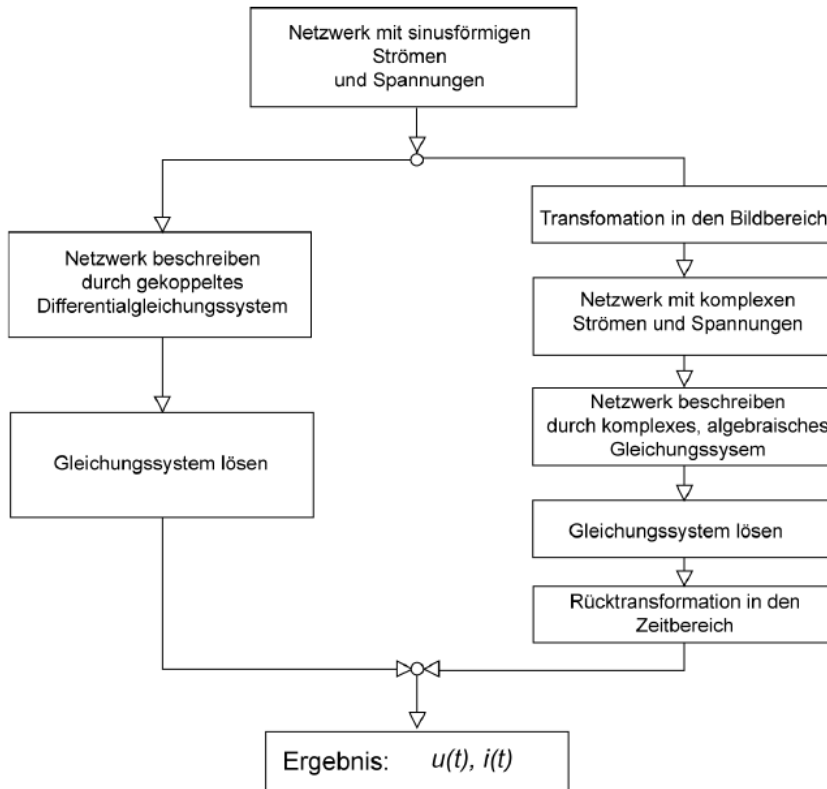
Auch für die „imaginären Funktionen“ gelten die bekannten „realen“ Regeln:

- Reihenschaltung: $\underline{Z}_{Ges} = \sum_{k=1}^n \underline{Z}_k$
- Parallelschaltung: $\frac{1}{\underline{Z}_{Ges}} = \sum_{k=1}^n \frac{1}{\underline{Z}_k}$
- Maschenregel: $\sum_{k=1}^n \hat{u} = 0$
- Knotenregel: $\sum_{k=1}^n \hat{i} = 0$

Bauelemente

	Widerstand - R	Kondensator - C	Spule - L
Spannung	$u_R(t) = R \cdot i(t)$	$u_C(t) = \frac{1}{C} \cdot \int i(t) dt$	$u_L(t) = L \cdot i'(t)$
Spannungsamplitude	$\hat{u} = R \cdot \hat{i}$	$\hat{u} = \frac{1}{j\omega C} \cdot \hat{i}$	$\hat{u} = j\omega L \cdot \hat{i}$
Stromstärke	$\hat{i}(t) = \frac{\hat{u}}{R} \cdot e^{j\omega t}$	$\hat{i}(t) = C \cdot \underline{u}'(t) = j\omega C \hat{u} \cdot e^{j\omega t}$	$\hat{i}(t) = \frac{1}{j\omega L} \hat{u} \cdot e^{j\omega t}$
Stromamplitude	$\hat{i} = \frac{1}{R} \cdot \hat{u}$	$\hat{i} = j\omega C \cdot \hat{u}$	$\hat{i} = \frac{1}{j\omega L} \cdot \hat{u}$
Impedanz	$\underline{Z}_R = R$	$\underline{Z}_C = \frac{1}{j\omega C}$	$\underline{Z}_L = j\omega L$
	$\underline{Z}_R(\omega \rightarrow 0) = R$	$\underline{Z}_C(\omega \rightarrow 0) = \infty$ Leerlauf	$\underline{Z}_L(\omega \rightarrow 0) = 0$ Kurzschluss
	$\underline{Z}_R(\omega \rightarrow \infty) = R$	$\underline{Z}_C(\omega \rightarrow \infty) = 0$ Kurzschluss	$\underline{Z}_L(\omega \rightarrow \infty) = \infty$ Leerlauf

Die zwei Wege zur Berechnung eines Wechselstromkreises



„Transformation in den Bildbereich“ meint die Umwandlung in die „imaginären“ Formeln und die „Rücktransformation in den Zeitbereich“ das Berechnen des Realteils vom Endergebnis. - TODO besser formulieren
 Außerdem muss die „Anregung“ mit einer „harmonischen“ Funktion (sin, cos) erfolgen.
 Ein- bzw. Ausschwingvorgänge, z.B. nach Betätigung eines Schalters, können mit der komplexen Wechselstromrechnung nicht untersucht werden („Lösung für $t \rightarrow \infty$ “)

Vorlesung und 8. Übung

Übertragungsfunktion und Frequenzgang

- Übertragungsfunktion: $\underline{H}(j\omega) = \frac{\hat{u}_1}{\hat{u}_0}$

Die Übertragungsfunktion ist also eine gebrochene rationale Funktion:

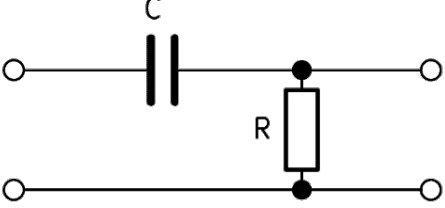
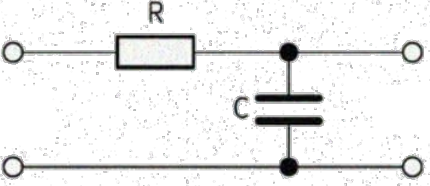
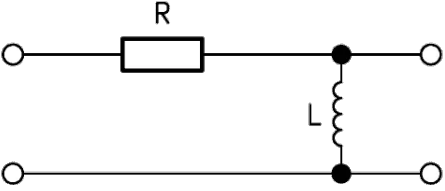
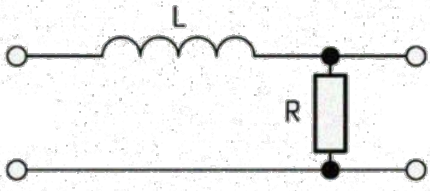
$$\underline{H}(j\omega) = \frac{\hat{u}_1}{\hat{u}_0} = \dots = \frac{Z \text{ (Zählerpolynom)}}{N \text{ (Nennerpolynom)}}$$

- Amplitudengang: $A(\omega) = |\underline{H}(j\omega)|$
- Phasengang/-verschiebung: $\varphi(\omega) = \arg(\underline{H}(j\omega)) = \arg(Z) - \arg(N) = \arg\left(\frac{\text{Im}(Z)}{\text{Re}(Z)}\right) - \arg\left(\frac{\text{Im}(N)}{\text{Re}(N)}\right)$
- Normierungsfrequenz ω_0 : Alle bauteilspezifischen Faktoren von denen ω abhängt $\left(\frac{j}{\omega} \cdot \dots \Rightarrow \omega_0 = \dots\right)$
 TODO vmtl. doch falsch
- Grenzfrequenz ω_g : $A(\omega_g) = \frac{1}{\sqrt{2}}$
 Der Ausgangswert ist $-3dB$ oder $\frac{1}{\sqrt{2}}$ -mal kleiner als der zugehörige Eingangswert.
- Pegel: $L = 10 \cdot \log\left(\frac{P_1}{P_0}\right) = 20 \cdot \log\left(\frac{U_1}{U_0}\right) = 20 \cdot \log(A(\omega)) \quad [dB]$

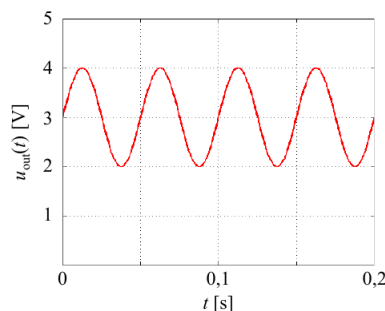
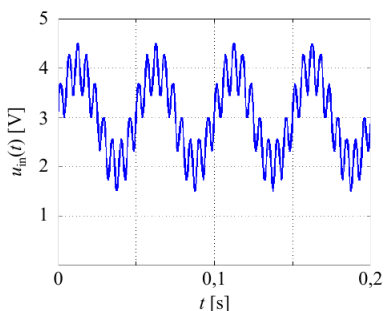
Hoch- und Tiefpass

Je nach Frequenz geht die Impedanz (der „imaginäre Widerstand“) des Kondensators/Spule gegen 0 oder ∞ , wodurch die entsprechende Frequenz durchgelassen oder blockiert wird.

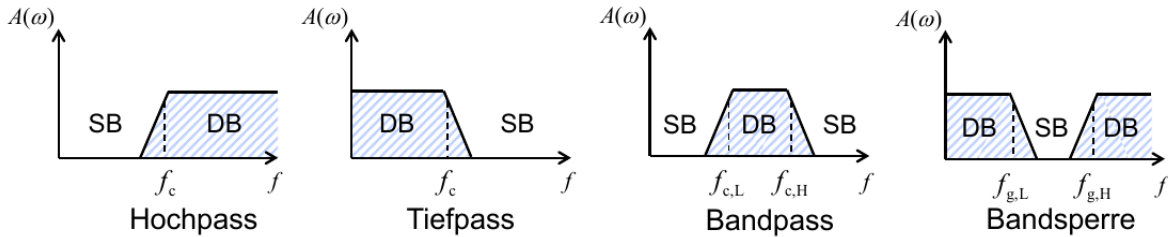
Die folgende Tabelle ist eigentlich unnötig, da sich alle Formeln mit einem entsprechend gegebenen Schaltnetz auch selber berechnen lassen

	Hochpass (Lässt nur hohe Frequenzen durch)	Tiefpass (Lässt nur niedrige Frequenzen durch)
Kondensator	<p><u>RC-Hochpass</u></p>  $\underline{H}(j\omega) = \frac{j\omega RC}{1 + j\omega RC}$ $A(\omega) = \frac{1}{\sqrt{1 + \frac{1}{(\omega RC)^2}}}$ $\varphi(\omega) = -\arctan(\omega RC) + \frac{\pi}{2}$ $\omega_g = \frac{1}{RC} \quad \varphi(\omega_g) = 45^\circ$	<p><u>RC-Tiefpass</u></p>  $\underline{H}(j\omega) = \frac{1}{1 + j\omega RC}$ $A(\omega) = \frac{1}{\sqrt{1 + (\omega RC)^2}}$ $\varphi(\omega) = -\arctan(\omega RC)$ $\omega_g = \frac{1}{RC} \quad \varphi(\omega_g) = -45^\circ$
Spule	<p><u>RL-Hochpass</u></p>  $\underline{H}(j\omega) = \frac{j\omega L}{j\omega L + R}$ $A(\omega) = \frac{1}{\sqrt{1 + \left(\frac{R}{\omega_g L}\right)^2}}$ $\omega_g = \frac{R}{L} \quad \varphi(\omega_g) = 45^\circ$	<p><u>RL-Tiefpass</u></p> 

Beispielhafte Anwendung eines Tiefpass-Filters:



Allgemein Filter



DB = Durchlassbereich, SB = Sperrbereich

Ein Filter verändert die Amplitude und Phase eines Eingangssignals in Abhängigkeit der Frequenz. Beispielsweise lassen sich mit Filtern ungewünschte Frequenzanteile unterdrücken.

Die Grenzfrequenz ω_g (3dB-Unterschied zum Maximum des Amplitudengangs ($A(\omega)$)) ist die Grenze zwischen Durchlass- und Sperrbereich.

Ordnung eines Filters

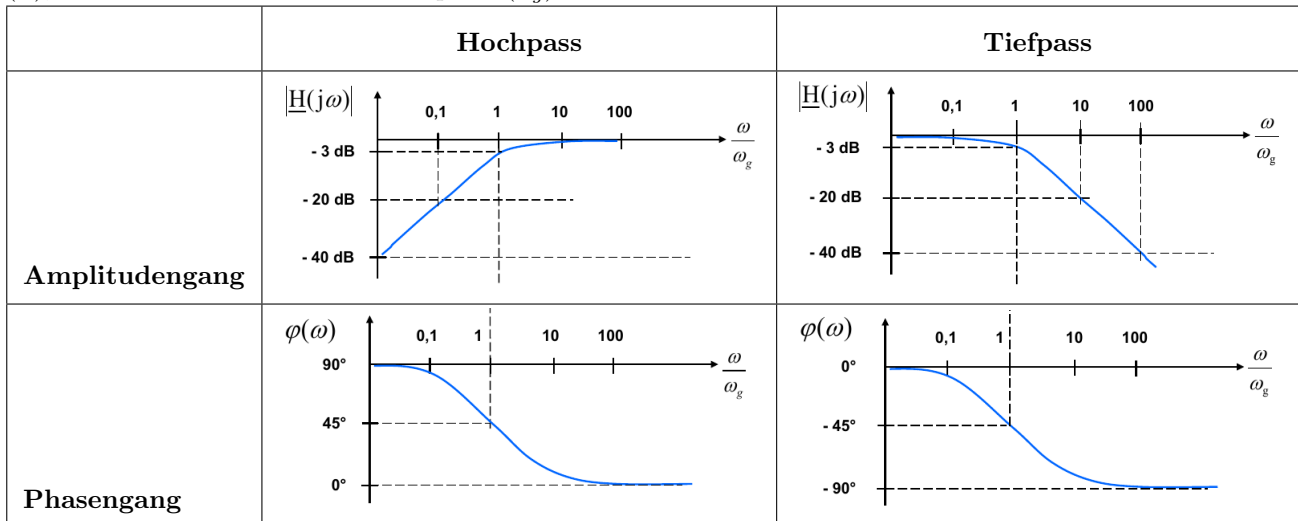
Die Potenz ω^x der Übertragungsfunktion $\underline{H}(j\omega)$ gibt die Ordnung des Filters an.

Z. B. ist ein Filter dessen Übertragungsfunktion $\underline{H}(j\omega)$ ein ω^2 beinhaltet ein Filter 2. Ordnung.

Ordnung	Grenzfrequenz $A(\omega_g)$	Maximale Steigung (pro Dekade)	Phasengang
1. Ordnung	$-3dB$	$20dB$	90°
2. Ordnung	$-6dB$	$40dB$	180°
3. Ordnung	$-9dB$	$60dB$	270°

Bode-Diagramm

Darstellung des Amplitudengangs ($A(\omega)$) und des Phasenverlaufs ($\varphi(\omega)$) über eine logarithmische Frequenzskala (ω), evtl. normiert auf eine Grenzfrequenz (ω_g).



Beim Zeichnen müssen drei Grenzfälle beachtet werden:

- $\omega \rightarrow 0$
- $\omega = \omega_g$
- $\omega \rightarrow \infty$

Die Normierung auf die Grenzfrequenz ω_g erfolgt durch Rückwärtseinsetzen von ω_g in $\underline{H}(j\omega)$. TODO besser formulieren

Achsenbeschriftung

x -Achse: $\frac{\omega}{\omega_g}$ in logarithmischer Skala

Amplitudengang:

y -Achse: $A(\omega)$ in dB , $0dB$ stehen ganz oben und dann jeweils in 5er oder 10er Schritten abwärts, dabei auf das Minus ($-$, neg. Vorzeichen) achten

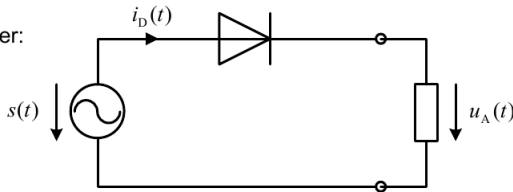
Phasengang:

y -Achse: $\varphi(\omega)$ in $^\circ$, in 15° oder 30° Schritten von 0° nach oben oder von $90^\circ/180^\circ$ nach unten gehen

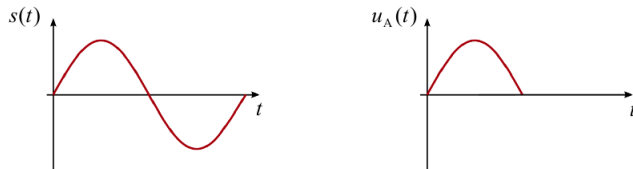
Vorlesung und 9. Übung

Diode

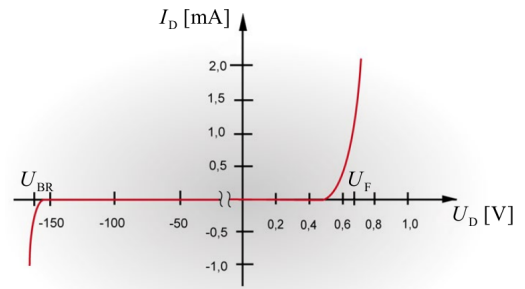
- Einweggleichrichter:



- idealisierter Verlauf der Ausgangsspannung $u_A(t)$:



Strom-Spannungskennlinie:

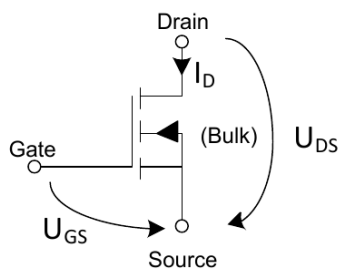


- U_{BR} : Durchbruchspannung
- U_F : Flussspannung

Eine Diode lässt Strom nur in eine Richtung (Durchlassrichtung) durch und blockiert bei Strom in der entgegengesetzten Richtung (Sperrichtung).
So lässt sich bspw. bei Wechselstrom die negative Spannung herausfiltern (s. Bild).

Transistor

Feldeffekttransistor (MOS-FET)

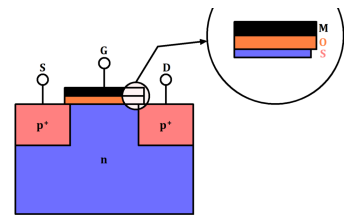


U_{DS} - Drain-Source-Spannung

U_{GS} - Gate-Source-Spannung

I_D - Drainstrom

Bei *selbstleitenden* MOSFETs fließt bei $U_{GS} = 0$ V ein Drainstrom I_D , bei *selbstsperrenden* nicht.



Die Steuerung erfolgt über die Spannung und ist im idealen Fall leistungslos.

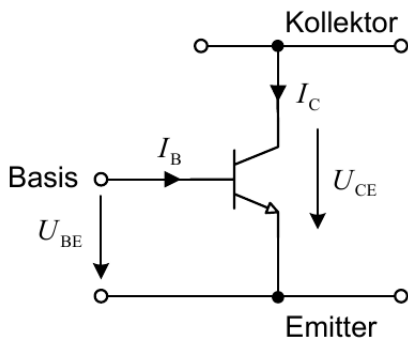
CMOS

Siehe [GTI-Zusammenfassung](#) (6. Schaltnetze) auf der FSI-Website!

PMOS (oben)	NMOS (unten)
Leitet bei 0 (Öffner)	Leitet bei 1 (Schließer)
Funktion umformen \rightarrow Nur negierte Literale	Gesamte Funktion negieren \rightarrow Umformen \rightarrow Nur <u>nicht</u> -negierte Literale
$PMOS(\overline{A + B}) = \overline{A} \cdot \overline{B}$	$NMOS(\overline{A + B}) = \overline{\overline{A + B}} = A + B$
<p style="text-align: center;">p-Kanal</p> <p style="text-align: center;">selbstsperrend</p> <p style="text-align: center;">selbstleitend</p>	<p style="text-align: center;">n-Kanal</p> <p style="text-align: center;">selbstsperrend</p> <p style="text-align: center;">selbstleitend</p>

- Verlustleistung pro f Zyklen und n Transistoren: $P_{V,dyn} = n \cdot f \cdot (E_{CL,E} + E_{CL,A}) = n \cdot f \cdot C_L \cdot U_B^2$
- Bulk immer mit U_B oder GND verbinden
- Drain und Source mit jeweils dem oberen bzw. unteren Transistor verbinden

Bipolartransistor



Der Strom fließt vom Kollektor (C) zum Emittor (E). Gesteuert wird der Transistor über die Basis (B).

Es wird unterschieden in den Steuerstromkreis U_{BE} und den Arbeits- oder Laststromkreis U_{CE} .

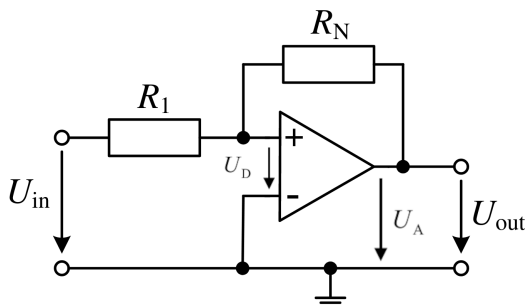
- Stromverstärkung: $B = \frac{I_C}{I_B}$
- $I_B = I_{B,A} + i_B(t)$
- $I_C = I_{C,A} + i_C(t)$
- $i_{B,C}(t) = \hat{i}_{B,C} \cdot \sin(\omega t + \varphi)$

Kennlinien

Bipolartransistor		Feldeffekttransistor	
Eingangskennlinie	Stromverstärkungskennlinie	Ausgangskennlinie (-nfeld)	Steuerkennlinie
<p>Der Strom I_B fließt erst, wenn die Schwellenspannung U_{BE} am erreicht ist.</p> <p>$\uparrow I_B$ $\rightarrow U_{BE}$</p>	<p>Stromverstärkung: $B = \frac{I_C}{I_B}$</p> <p>$\uparrow I_C$ $\rightarrow I_B$</p>	<p>Widerstands-/Lastgerade: Gerade zwischen den beiden Punkten $U_{CE} = 0$ und $I_C = 0$</p> <p>$\uparrow I_C$ mit versch. I_B $\rightarrow U_{CE}$</p>	<p>Schwellenspannung U_{th} ist Nullstelle. Für NMOS ist U_{th} positiv, für PMOS negativ</p> <p>$\uparrow I_D$ $\rightarrow U_{GS}$</p>

Operationsverstärker (OPV)

Ein Operationsverstärker gibt die Differenz der beiden Eingänge verstärkt am Ausgang aus. Mit ihnen sind alle mathematischen Basisoperationen realisierbar.



- Differenzspannung: $U_D = U_+ - U_-$
- Ausgangsspannung: $U_A = A_D U_D = A_D (U_+ - U_-)$

A_D : Differenzverstärkung

- Spannungsverstärkung: $V = \frac{U_{out}}{U_{in}}$

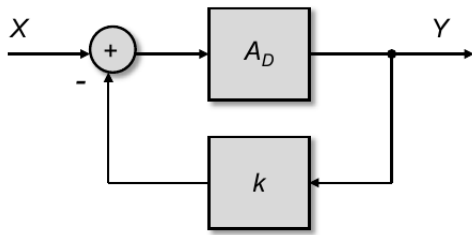
In diesem Fall: $V = \frac{R_N}{R_1}$

Idealer Operationsverstärker

Es wird implizit immer angenommen, dass es sich um einen idealen OPV mit folgenden Eigenschaften handelt:

- $R_{in} \rightarrow \infty$
- $U_D = 0$
- $A_D \rightarrow \infty$
- $V \rightarrow \infty$
- $I_+ = I_- = 0$

Gegen-/ Rückkopplung



- Vorwärtsverstärkung: A_D
- Rückkopplungsfaktor: k
- Schleifenverstärkung: kA_D
- Geschlossene Schleifenverstärkung: $A = \frac{Y}{X} = \frac{A_D}{1 + kA_D}$
 $\left(\lim_{A_D \rightarrow \infty} A = \frac{1}{k} \right)$

Analog-Digital-Umsetzer (ADU) und Digital-Analog-Umsetzer (DAU)

Siehe [GTI-Zusammenfassung](#) (2. Codierung und 4. Schaltfunktionen und Schaltalgebra) auf der FSI-Website!

- Setzen Analoge Signale zeit- und wertdiskret in digitale Signale um
- Dabei kann es zu Überlappungen kommen, z. B. wenn sich analoge Werte so schnell ändern, dass sie in einem Intervall den gleichen Wert haben, weil die Änderung zu schnell erfolgt ist (Aliasing)

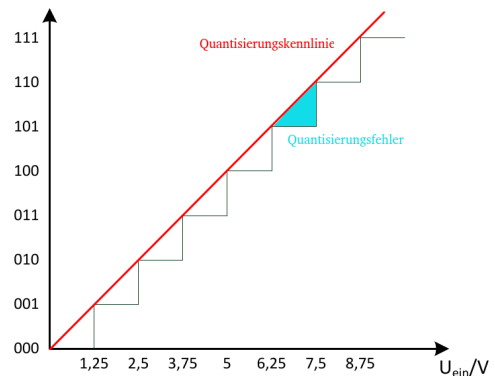
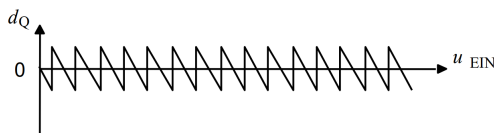
Auf folgender [Internetseite](#) dreht sich ein Wagenrad unterschiedlich schnell. Ab einer Umdrehung von 150 Umdrehungen pro Minute dreht sich das Rad so schnell, dass unser Auge mit seinen ca. 20 Bildern pro Sekunde das Rad immer in der gleichen Position sieht. Dadurch wirkt es so als würde es still stehen.

Kenngrößen

Quantisierung

Signale in Abhängigkeit der Zeit lassen sich nur an der Amplitude diskretisieren (quantisieren).

- Quantisierungsfehler: $d_Q = U_Q - U_{EIN}$
- Quantisierungsrauschen (Signal-to-Noise-Ratio):
 $SNR = 1,76 + 6,02 \cdot n \quad [dB]$



Auflösung (Resolution)

ADU: Änderung der Eingangsspannung, die zu einem Wechsel im niederwertigsten Bit (1LSB) des Ausgangs-codes führt

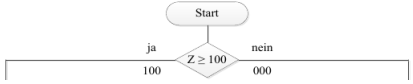
DAU: Kleinste reproduzierbare Ausgangsspannungsänderung

- $A = \frac{U_{High} - U_{Low}}{2^n}$
- $U_{min} = U_{Low}$
- $U_{max} = U_{High} - A$

Weitere Kenngrößen

- Effektive Bandbreite (B_{eff}):
 Signalfrequenz f_s , bei der das SNR 3dB unter dem Maximum liegt. Die Genauigkeit liegt dann ein halbes Bit unter der Auflösung (n) des ADU.
- Monotonie: Die Kennlinien müssen monoton verlaufen
- Messbereichs-/Offsetfehler: Die Kennlinien sind durch Verstärker o. Ä. verschoben oder gestreckt/gestaucht.

Umsetzungsprinzipien

	ADU	DAU
	<p>Überführung einer analogen Eingangsspannung u_e in eine Digitalzahl Z.</p> $Z = \frac{u_e}{U_{LSB}}$	<p>Überführung einer Digitalzahl Z in eine passende Ausgangsspannung u_a (U_{LSB}: Spannung für das niederwertigste Bit (Least-Significant-Bit)).</p> $u_a = U_{LSB} \cdot Z$
Parallelverfahren	<p>Die Eingangsspannung wird mit OPVs mit allen möglichen (2^n) Referenzspannungen verglichen.</p> $Z_{max} = 2^n - 1 \quad Z = Z_{max} \left(\frac{U_e}{U_{ref}} \right)$	<p>Mittels Spannungsteilern und n Schaltern (1-aus-n-Decoder) wird die entsprechende Ausgangsspannung für die entsprechende Zahl generiert.</p>
Benötigte Schritte/Schalter	1	Z_{max}
Wägeverfahren	<p>Die Eingangsspannung wird jeweils mit den Referenzspannungen der Bits verglichen. Dabei wird baumartig das Intervall zwischen den beiden verglichenen Bitspannungen immer kleiner.</p>  <pre> graph TD Start([Start]) --> Decision{Z >= 100} Decision -- ja --> Output1[100] Decision -- nein --> Output2[000] </pre>	<p>Jedem Bit wird ein Schalter mit entsprechendem Widerstand zugeordnet.</p>
Benötigte Schritte/Schalter	n	$\log_2(Z_{max}) + 1$
Zählverfahren	<p>Es werden solange die Referenzspannungen der niedrigsten Stufe addiert bis die Eingangsspannung erreicht ist.</p>	<p>Über das Tastverhältnis eines Schalters (Pulsbreitenmodulator) wird der Mittelwert der passenden Ausgangsspannung eingestellt.</p>
Benötigte Schritte/Schalter	$\leq Z_{max}$	1

Unterstützung



Wenn dir diese Zusammenfassung geholfen hat und du mir dabei helfen möchtest, noch mehr Zeit und Energie in weitere Skripte zu investieren, würde ich mich sehr über deine [Unterstützung](#) freuen.



Diese Skripte kosten immer viel Zeit und Energie neben der normalen Prüfungsvorbereitung und damit würdest du mir zeigen, dass sich die Mühe lohnt. Diese kleinen Beträge fallen finanziell nicht ins Gewicht, halten aber vor allem meine Motivation hoch, auch in Zukunft weiterzumachen.

2. CODIERUNG

2.1 DEFINITIONEN

Analogsignal

Zeit- und wertkontinuierlich (z. B. physikalische Größen).

Diskretisierung

Einschränken der Menge möglicher Werte auf eine endliche Anzahl.

Undefinierter Bereich

Weiche Diskriminationsgrenze zwischen zwei Intervallen. D. h. in diesem Bereich wird der alte Wert beibehalten und erst beim Eintreten in den nächsten Bereich geändert.

Digitalsignal

Zeit- und wertdiskretes Signal.

Informationsgehalt $I(x)$

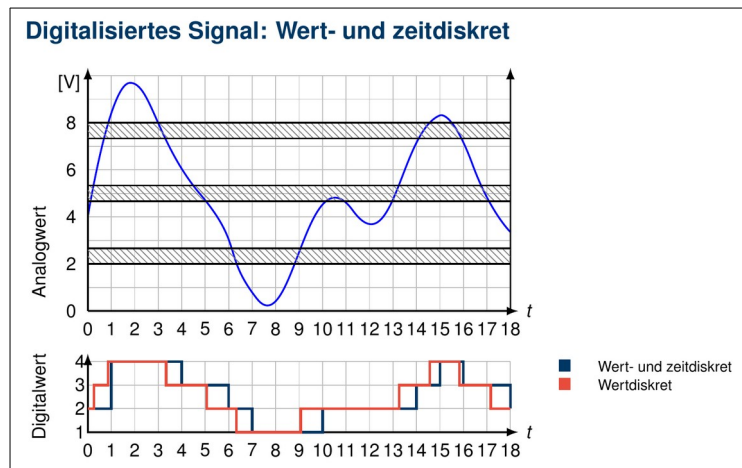
$$I(x) = \log_2 \frac{1}{p(x)} = -\log_2 p(x) \text{ [bit]}$$

Je seltener ein Zeichen auftritt, desto höher ist sein Informationsgehalt.

Entropie H

Durchschnittlicher Informationsgehalt eines Alphabets mit N Zeichen.

$$H = \sum_{i=1}^N p(x_i) \cdot I(x_i) = \sum_{i=1}^N p(x_i) \cdot \log_2 \frac{1}{p(x_i)}$$

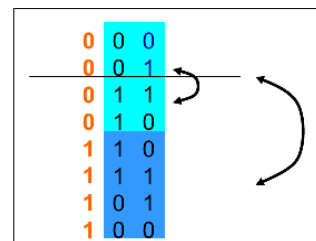


2.2 GRAY-CODES

Ein Gray-Code ist ein einschrittiger Code, bei dem sich nur ein Bit pro Wort ändert (Hamming-Distanz = 1).

Bildung eines Gray-Codes

1. Start: Schreibe eine 0 über eine 1.
2. Spiegele jeweils den gesamten geschriebenen Block.
3. Schreibe vor jedes Element des bisherigen Blocks eine 0 und vor jedes der Spiegelung eine 1.



6. SCHALTNETZE

6.1 TRANSISTOR-SCHALTUNGEN

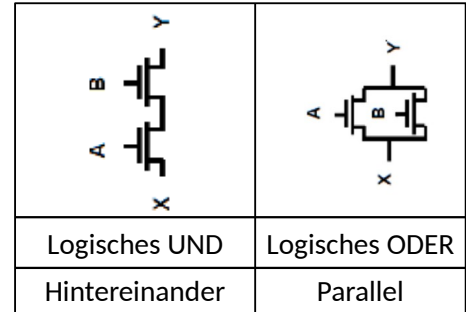
Transistor

Transfer Resistor, ein elektronischer Schalter.

MOS (Metal Oxid Semiconductor)

Konkrete Transistortechnologie mit folgenden Anschlüssen:

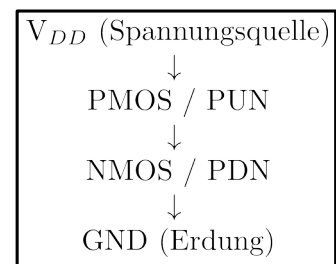
- Source: Quelle (Eingang) des Transistors
- Gate: Steuerkanal
- Drain: Senke (Ausgang) des Transistors



PMOS - Pull-up (PUN)	NMOS - Pull-down (PDN)
Öffner, n-dotiert → Leitet bei 0 	Schließer, p-dotiert → Leitet bei 1
Nur negierte Literale Umformen: $PUN(\overline{A + B}) = \overline{A} \cdot \overline{B}$	Nur nicht-negierte Literale Schaltfunktion negieren: $PDN(\overline{A + B}) = \overline{\overline{A + B}} = A + B$

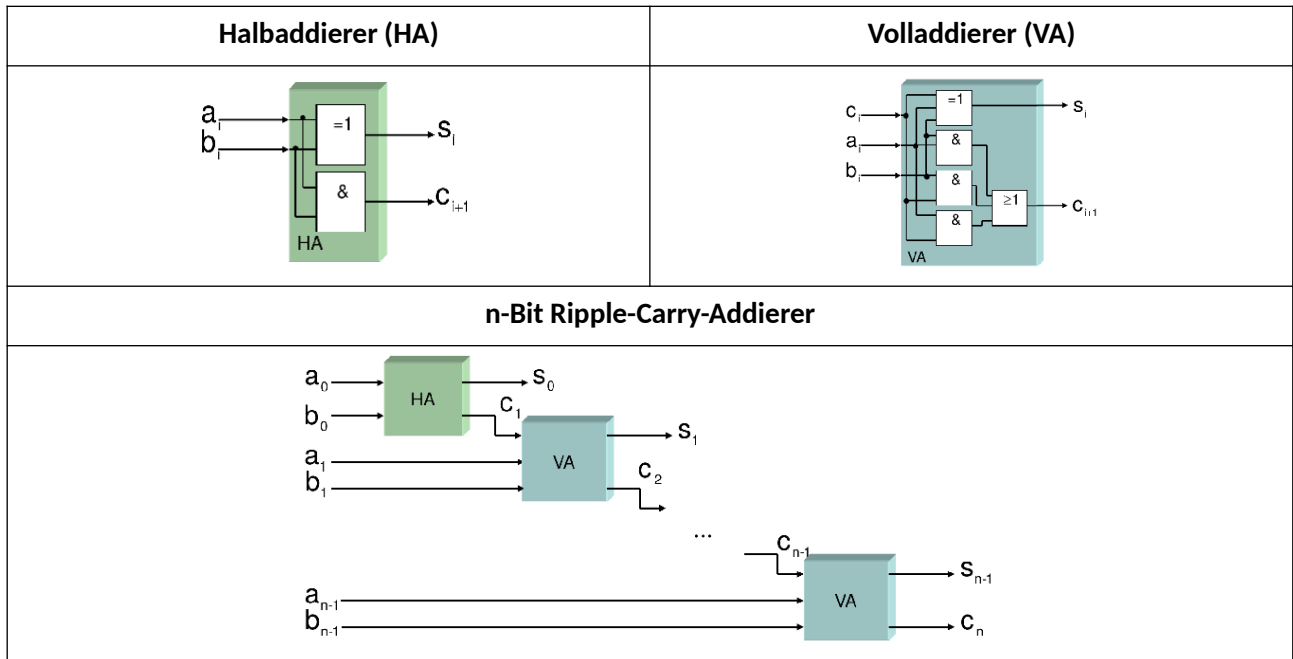
CMOS (Complementary MOS)

- Zusammensetzung aus komplementärem NMOS-Schaltnetz (Pull-Down-Netzwerk, da mit Erdung verbunden) und PMOS-Schaltnetz (Pull-Up-Netzwerk, da mit Versorgungsspannung verbunden).
- Vorteil: Kein Energieverbrauch im festen Schaltzustand, weil PDN und PUN komplementär sind und somit nur beim Schalten sehr kurz gleichzeitig leiten.
- Nachteil: Mehr Fläche auf Chip notwendig.

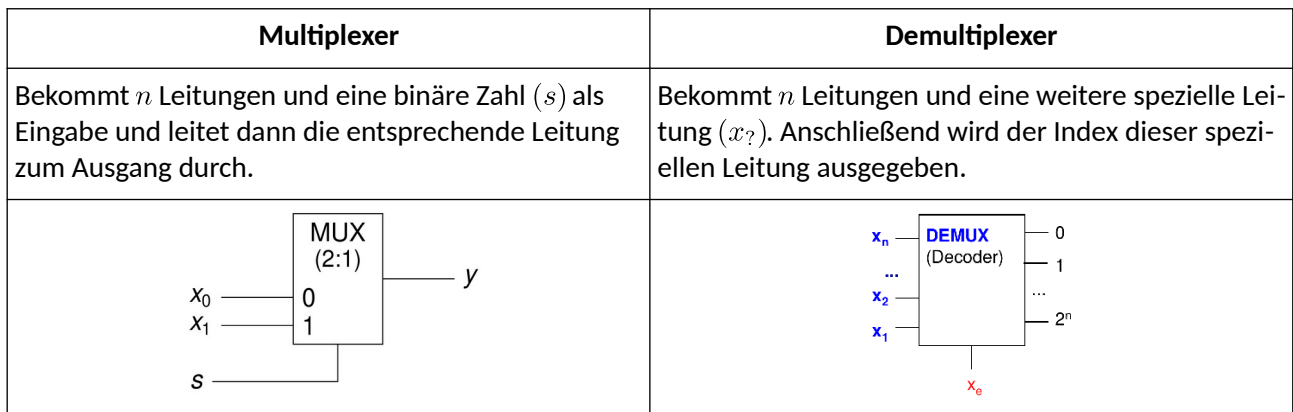


Inverter	NAND	NOR
$f(x) = \overline{x}$ PUN: \overline{x} PDN: $\overline{\overline{x}} = x$	$f(x, y) = \overline{x \cdot y}$ PUN: $\overline{x \cdot y} = \overline{x} + \overline{y}$ PDN: $\overline{\overline{x \cdot y}} = x \cdot y$	$f(x, y) = \overline{x + y}$ PUN: $\overline{x + y} = \overline{x} \cdot \overline{y}$ PDN: $\overline{\overline{x + y}} = x + y$

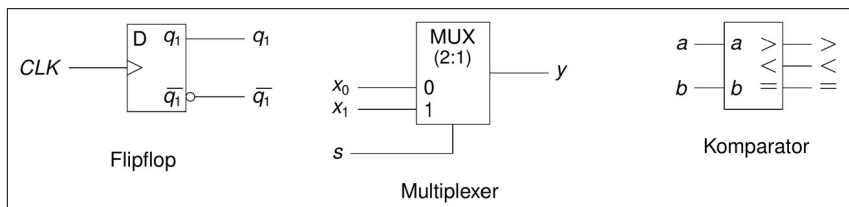
6.2 ADDIERER



6.3 MULTIPLEXER

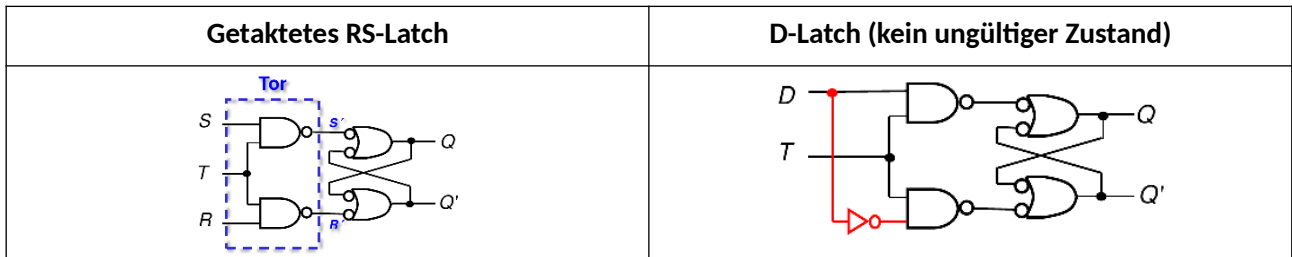
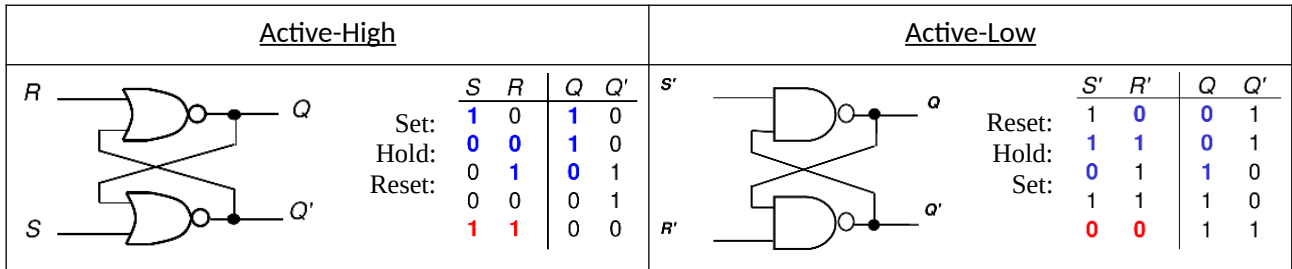


Weitere Schaltbausteine



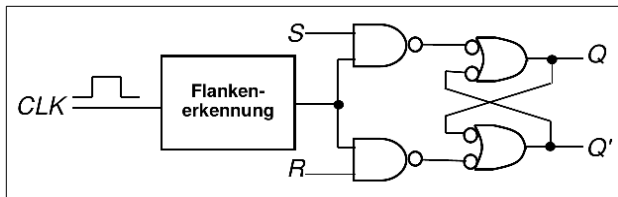
6.4 LATCHES (PEGELGESTEUERT)

RS-Latch

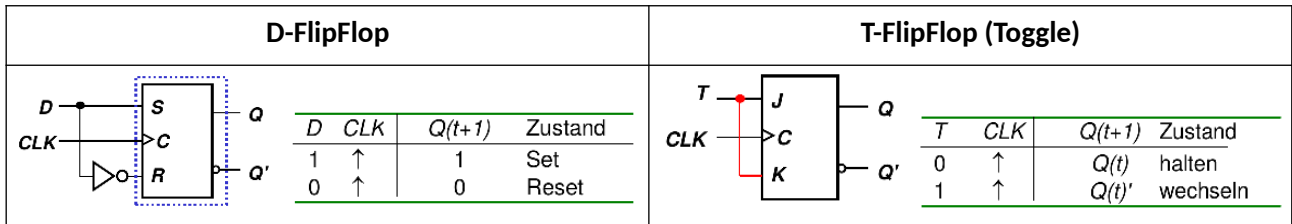
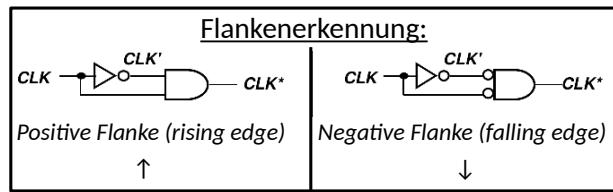


6.5 FLIPFLOPS (FLANKENGESTEUERT)

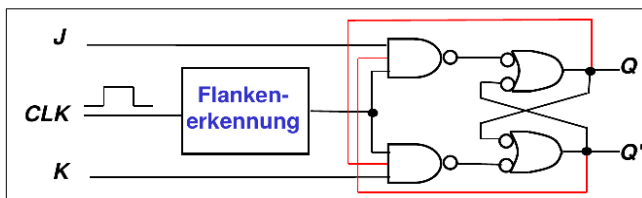
RS-FlipFlop



S	R	CLK	Q(t+1)	Zustand
0	0	X	Q(t)	Kein Wechsel
0	1	↑	0	Reset
1	0	↑	1	Set
1	1	↑	?	ungültig



JK-FlipFlop



J	K	Takt	Q(t+1)	Zustand
0	0	↑	Q(t)	halten
0	1	↑	0	Reset
1	0	↑	1	Set
1	1	↑	Q(t)'	wechseln

Wechsel des gespeicherten Wertes		J	K
0	→ 0	0	-
0	→ 1	1	-
1	→ 0	-	1
1	→ 1	-	0

Master-Slave-JK-FlipFlop

Master ist aktiviert bei steigender Flanke, Slave ist aktiviert bei fallender Flanke → Verzögerte Weiterleitung des Masterwertes an den Ausgang.

Die Wertetabelle entspricht dem JK-FlipFlop.

